**Nazwa przedmiotu:**

Projektowanie zespołów elektronicznych

**Koordynator przedmiotu:**

Prof. dr hab. inż. Krzysztof Lewenstein

**Status przedmiotu:**

Obowiązkowy

**Poziom kształcenia:**

Studia I stopnia

**Program:**

Mechatronika

**Grupa przedmiotów:**

Obowiązkowe

**Kod przedmiotu:**

PZE

**Semestr nominalny:**

6 / rok ak. 2013/2014

**Liczba punktów ECTS:**

4

**Liczba godzin pracy studenta związanych z osiągnięciem efektów uczenia się:**

1) Liczba godzin bezpośrednich – 47, w tym:
• wykład: 15 godz.
• projekt: 30 godz.
• konsultacje – 2 godz.
2) Praca własna studenta – 50 godz.
• przygotowanie do zaliczenia: 10 godz.,
• opanowanie narzedzi informatycznych - praca własna: 15 godz,
• przygotowywanie projektu: 25 godz.
 Razem: 97 (4 ECTS)

**Liczba punktów ECTS na zajęciach wymagających bezpośredniego udziału nauczycieli akademickich:**

2 punkty ECTS - liczba godzin bezpośrednich – 47, w tym:
• wykład: 15 godz.
• projekt: 30 godz.
• konsultacje – 2 godz.

**Język prowadzenia zajęć:**

polski

**Liczba punktów ECTS, którą student uzyskuje w ramach zajęć o charakterze praktycznym:**

3 punkty ECTS – 70 godz, w tym:
• opanowanie narzędzi informatycznych - praca własna: 15 godz,
• przygotowywanie projektu: 25 godz.
• projekt: 30 godz.

**Formy zajęć i ich wymiar w semestrze:**

|  |  |
| --- | --- |
| Wykład:  | 225h |
| Ćwiczenia:  | 0h |
| Laboratorium:  | 0h |
| Projekt:  | 0h |
| Lekcje komputerowe:  | 0h |

**Wymagania wstępne:**

Zaliczone przedmioty Elektronika I, Elektronika II i Elektronika III z semestru III, IV i V.

**Limit liczby studentów:**

**Cel przedmiotu:**

Znajomość zasad komputerowego projektowania: układów analogowych, układów cyfrowych (w tym mikroprocesorowych) oraz obwodów drukowanych dla tych układów. Zapoznanie się z narzędziami projektowymi symulacji analogowej, cyfrowej oraz konstrukcji obwodów drukowanych.

**Treści kształcenia:**

Wykład: Symulacja działania układów analogowych. Symulacja działania układów cyfrowych. Projektowanie obwodów drukowanych. Zintegrowane pakiety CAE.

Projektowanie: Modele elementów analogowych. Analiza DC, AC, Transient, temperaturowa, wrażliwościowa. Optymalizacja układu. Badanie funkcji przenoszenia ukł. cyfrowego. Badanie środowiska uruchomieniowego mikrokontrolerów. Projektowanie obwodu drukowanego.
Projekt zaawansowanego urządzenia elektronicznego: analogowego, lub alternatywnie cyfrowego, lub alternatywnie mieszanego analogowo-cyfrowego.
Rodzaj układu dostosowany do profilu specjalności. Projekt płytki drukowanej.

**Metody oceny:**

Wykład: Zaliczenie na podstawie dwóch sprawdzianów.
Projektowanie: Zaliczenie na podstawie sumy punktów zdobytych z poszczególnych prac.

**Egzamin:**

nie

**Literatura:**

• Ogólna literatura przedmiotu Elektronika,
• A. Dobrowolski „Pod maską SPice’a. Metody i algorytmy analizy układów elektronicznych.”
• Z. Zachara, K. Wojtuszkiewicz „PSPICE Przykłady praktyczne” MIKOM 2002.
• J. Izydorczyk, „PSpice, komputerowa symulacja układów elektronicznych,” Helion 1993.
• K. Baranowski, A. Welo, „Symulacja układów elektronicznych – PSpice,” Mikom 1996.
• Podręczniki użytkownika oraz Help programów używanych do projektowania.
• R. Kisiel, A. Bajera: Podstawy konstruowania urządzeń elektronicznych, OWPW, 1999.
• L. Hasse i in.: Zakłócenia w aparaturze elektronicznej, Radioelektronik Sp.zoo, W-wa 1995.

**Witryna www przedmiotu:**

**Uwagi:**

## Efekty przedmiotowe

### Profil ogólnoakademicki - wiedza

**Efekt PZE\_W01:**

Ma pogłębioną wiedzę na temat zasad komputerowego projektowania: układów analogowych, układów cyfrowych

Weryfikacja:

KOLOKWIUM

**Powiązane efekty kierunkowe:** K\_W04, K\_W07, K\_W08

**Powiązane efekty obszarowe:** T1A\_W02, T1A\_W03, T1A\_W04, T1A\_W02

**Efekt PZE\_W02:**

Ma wiedze na temat informatycznych narzędzi symulacji i projektowania obwodów

Weryfikacja:

kolokwium

**Powiązane efekty kierunkowe:** K\_W04, K\_W06, K\_W07

**Powiązane efekty obszarowe:** T1A\_W02, T1A\_W03, T1A\_W04, T1A\_W03, T1A\_W04

### Profil ogólnoakademicki - umiejętności

**Efekt PZE\_U01:**

Potrafi opracować projekt zaawansowanego urządzenia elektronicznego: analogowego, lub alternatywnie cyfrowego, lub alternatywnie mieszanego analogowo-cyfrowego.

Weryfikacja:

projekt

**Powiązane efekty kierunkowe:** K\_U09, K\_U11, K\_U22

**Powiązane efekty obszarowe:** T1A\_U16, T1A\_U02, T1A\_U08, T1A\_U09, T1A\_U07, T1A\_U15

**Efekt PZE\_U02:**

Potrafi wykonać projekt płytki drukowanej w technologii przewlekanej i do płaskiego montażu

Weryfikacja:

projekt

**Powiązane efekty kierunkowe:** K\_U09, K\_U14, K\_U19, K\_U22

**Powiązane efekty obszarowe:** T1A\_U16, T1A\_U07, T1A\_U09, T1A\_U16, T1A\_U07, T1A\_U15