**Nazwa przedmiotu:**

Elektronika I

**Koordynator przedmiotu:**

prof. dr hab. inż. Wojciech Wawrzyński, Wydział Transportu Politechniki Warszawskiej, Zakład Telekomunikacji w Transporcie

**Status przedmiotu:**

Obowiązkowy

**Poziom kształcenia:**

Studia I stopnia

**Program:**

Transport

**Grupa przedmiotów:**

Specjalnościowe

**Kod przedmiotu:**

TR.NIS607

**Semestr nominalny:**

6 / rok ak. 2012/2013

**Liczba punktów ECTS:**

3

**Liczba godzin pracy studenta związanych z osiągnięciem efektów uczenia się:**

Godziny wykładu - 18;
Godziny ćwiczeń - 9;
Zapoznanie się ze wskazaną literaturą - 22;
Konsultacje - 3;
Przygotowanie do sprawdzianu - 20;
Przygotowanie do kolokwium - 18;
Razem 90 godz. ↔ 3 pkt. ECTS

**Liczba punktów ECTS na zajęciach wymagających bezpośredniego udziału nauczycieli akademickich:**

Godziny wykładu - 18;
Godziny ćwiczeń - 9;
Konsultacje - 3;
Razem 30 godz. ↔ 1 pkt. ECTS

**Język prowadzenia zajęć:**

polski

**Liczba punktów ECTS, którą student uzyskuje w ramach zajęć o charakterze praktycznym:**

0

**Formy zajęć i ich wymiar w semestrze:**

|  |  |
| --- | --- |
| Wykład:  | 30h |
| Ćwiczenia:  | 15h |
| Laboratorium:  | 0h |
| Projekt:  | 0h |
| Lekcje komputerowe:  | 0h |

**Wymagania wstępne:**

posiada wiedzę o podstawowych elementach elektronicznych, ich budowie i zastosowaniu

**Limit liczby studentów:**

wykład: brak, ćwiczenia: 30 osób

**Cel przedmiotu:**

Zapoznanie z techniką cyfrową i z budową układów cyfrowych stanowiących podstawowy element konstrukcyjny urządzeń sterowania i przekazywania informacji w systemach transportowych.

**Treści kształcenia:**

Wykład:
Klucz tranzystorowy. Tranzystor bipolarny i unipolarny jako klucz. Funkcje i wyrażenia boolowskie. Aksjomaty algebry Boole’a. Typu i formaty danych. Liczby binarne. Naturalny kod dwójkowy, kod dwójkowo - dziesiętny BCD, kod heksadecymalny (zapis heksadecymalny liczb i ciągów binarnych). Typ całkowitoliczbowy - zapis znak - moduł, zapis uzupełnienia do jednego U1, zapis uzupełniania do dwóch U2, typ znakowy ASCII, typ stałoprzecinkowy. typ zmiennoprzecinkowy - standard IEEE 754. Kombinacyjne układy cyfrowe. Bramki logiczne – symbole, funkcje logiczne. Konstrukcje bramek logicznych. Bramki RDL, RTL, DTL, ECL, TTL, NMOS, CMOS, trójstanowe, z otwartym kolektorem (drenem), transmisyjne. Realizacje układów kombinacyjnych: kodery, dekodery, transkodery, multipleksery, demultipleksery, sumatory, komparatory, jednostka arytmetyczno logiczna. Sekwencyjne układy cyfrowe. Symbole graficzne, oznaczenia wejść i wyjść. Zatrzaski: rodzaje i działanie. Przerzutniki - rodzaje i działanie. Realizacje układów kombinacyjnych: rejestry i liczniki. Półprzewodnikowe pamięci w układach cyfrowych. Rodzaje pamięci: ulotne z dostępem swobodnym, ulotne bez swobodnego dostępu, nieulotne. Organizacja modułów pamięci. Mechanizm korekcji błędu w modułach pamięci (bity parzystości z wykorzystaniem kodu Hamminga). Pamięć podręczna. Zjawisko lokalności odniesień. Umiejscowienie pamięci podręcznej. Struktura pamięci podręcznej i pamięci głównej urządzeń cyfrowych.

Ćwiczenia: Arytmetyka systemów cyfrowych (kody cyfrowe: naturalny dziesiętny, naturalny dwójkowy, heksadecymalny, BCD, 1 z 10, Greya, U1, U2; zamiana; dodawanie). Punkt pracy tranzystora bipolarnego. Klucz tranzystorowy. Bramki z otwartym kolektorem.

**Metody oceny:**

Wykład: ocena formująca: sprawdzian z 2 lub z 3 wybranych zagadnień teoretycznych
Ćwiczenia: ocena formująca: 2 kartkówki dotyczące umiejętności rozwiązywania
wybranych problemów obliczeniowych, ocena podsumowująca: średnia z ocen z kolokwiów.
Ocena podsumowująca: średnia z ocen wykład i ćwiczenia

**Egzamin:**

nie

**Literatura:**

1) Wawrzyński W.: Podstawy współczesnej elektroniki. Oficyna Wydawnicza Politechniki Warszawskiej, Warszawa 2005;
2) Horowitz P., Hill W.: Sztuka elektroniki. Tom 2. WKiŁ, Warszawa 2003;
3) Stallings W.: Organizacja i architektura systemu komputerowego. WNT, Warszawa 2004.

**Witryna www przedmiotu:**

www.wt.pw.edu.pl/twt

**Uwagi:**

## Efekty przedmiotowe

### Profil ogólnoakademicki - wiedza

**Efekt W\_01:**

posiada wiedzę teoretyczną dotyczącą właściwości półprzewodników

Weryfikacja:

wykład – sprawdzian – odpowiedź na 2 z 3 pytań, wymagane jest udzielenie pełnych odpowiedzi na 50% pytań, ew. cz. ustna; ćwiczenia – 2 kolokwia po 2 zadania, do zaliczenia wymagane rozwiązanie połowy podanych zadań.

**Powiązane efekty kierunkowe:** Tr1A\_W06

**Powiązane efekty obszarowe:** T1A\_W02

**Efekt W\_02:**

zna wielkości (parametry) charakteryzujące cyfrowe elementy elektroniczne i mikroprocesorowe

Weryfikacja:

wykład – sprawdzian – odpowiedź na 2 z 3 pytań, wymagane jest udzielenie pełnych odpowiedzi na 50% pytań, ew. cz. ustna; ćwiczenia – 2 kolokwia po 2 zadania, do zaliczenia wymagane rozwiązanie połowy podanych zadań.

**Powiązane efekty kierunkowe:** Tr1A\_W06

**Powiązane efekty obszarowe:** T1A\_W02

**Efekt W\_03:**

zna zależności matematyczne opisujące działanie elementów elektronicznych analogowych i cyfrowych

Weryfikacja:

wykład – sprawdzian – odpowiedź na 2 z 3 pytań, wymagane jest udzielenie pełnych odpowiedzi na 50% pytań, ew. cz. ustna; ćwiczenia – 2 kolokwia po 2 zadania, do zaliczenia wymagane rozwiązanie połowy podanych zadań.

**Powiązane efekty kierunkowe:** Tr1A\_W03

**Powiązane efekty obszarowe:** T1A\_W01, T1A\_W07

**Efekt W\_04:**

rozumie procesy komunikacyjne zachodzące w elektronicznych układach cyfrowych

Weryfikacja:

wykład – sprawdzian – odpowiedź na 2 z 3 pytań, wymagane jest udzielenie pełnych odpowiedzi na 50% pytań, ew. cz. ustna; ćwiczenia – 2 kolokwia po 2 zadania, do zaliczenia wymagane rozwiązanie połowy podanych zadań.

**Powiązane efekty kierunkowe:** Tr1A\_W06

**Powiązane efekty obszarowe:** T1A\_W02

**Efekt W\_05:**

zna zastosowanie elementów i cyfrowych układów elektronicznych i magistral komunikacyjnych

Weryfikacja:

wykład – sprawdzian – odpowiedź na 2 z 3 pytań, wymagane jest udzielenie pełnych odpowiedzi na 50% pytań, ew. cz. ustna; ćwiczenia – 2 kolokwia po 2 zadania, do zaliczenia wymagane rozwiązanie połowy podanych zadań.

**Powiązane efekty kierunkowe:** Tr1A\_W07

**Powiązane efekty obszarowe:** T1A\_W02, T1A\_W07, T1A\_W08

### Profil ogólnoakademicki - umiejętności

**Efekt U\_01:**

potrafi stosować odpowiednie metody do analizy elementów i układów elektronicznych

Weryfikacja:

wykład – sprawdzian – odpowiedź na 2 z 3 pytań, wymagane jest udzielenie pełnych odpowiedzi na 50% pytań, ew. cz. ustna; ćwiczenia – 2 kolokwia po 2 zadania, do zaliczenia wymagane rozwiązanie połowy podanych zadań.

**Powiązane efekty kierunkowe:** Tr1A\_U08

**Powiązane efekty obszarowe:** T1A\_U07